

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
14. Juli 2005 (14.07.2005)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2005/064424 A2**

(51) Internationale Patentklassifikation<sup>7</sup>: **G05B 15/00**

(21) Internationales Aktenzeichen: PCT/EP2004/053514

(22) Internationales Anmeldedatum:  
15. Dezember 2004 (15.12.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
103 61 465.6 23. Dezember 2003 (23.12.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): **ENDRESS+HAUSER GMBH+CO. KG** [DE/DE];  
Hauptstrasse 1, 79689 Maulburg (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): **LALLA, Robert**  
[DE/DE]; Hägelbergstrasse 8c, 79541 Lörrach (DE).  
**GESSER, Jean-Luc** [FR/FR]; 27, rue de Kalizenberg,  
F-68720 Illfurth (FR). **GÖTZ, Arno** [DE/DE]; Linden-  
strasse 13, 77972 Mahlberg (DE). **HUMPERT, Axel**  
[DE/DE]; Strassburger Strasse 42, 77866 Rheinau (DE).

(74) Anwalt: **ANDRES, Angelika**; c/o Endress+Hauser  
(Deutschland) Holding GmbH, PatServe, Colmarer Strasse  
6, 79576 Weil am Rhein (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,  
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,  
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,  
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,  
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,  
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,  
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,  
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,  
ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,  
GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG,  
ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,  
TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK,  
EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL,  
PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI,  
CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

**Veröffentlicht:**

— ohne internationalen Recherchenbericht und erneut zu ver-  
öffentlichen nach Erhalt des Berichts

Zur Erklärung der Zweibuchstaben-Codes und der anderen Ab-  
kürzungen wird auf die Erklärungen ("Guidance Notes on Co-  
des and Abbreviations") am Anfang jeder regulären Ausgabe der  
PCT-Gazette verwiesen.

(54) Title: PROCESS MEASUREMENT APPARATUS FEATURING EXTENDED HARDWARE FAILURE RECOGNITION

(54) Bezeichnung: PROZESSMESSGERÄT MIT ERWEITERTER HARDWAREFEHLERERKENNUNG

(57) Abstract: Disclosed is a process measurement apparatus comprising a first processor (21) which processes measured values in a first processing cycle by means of a first algorithm, and a second processor (25) that performs coordination tasks and/or communication tasks. The second processor (25) reads a set of reference data out of the first processor (21) at intervals that are greater than the first processing cycle and executes the first algorithm based on said set of reference data in order to verify whether the first processor functions properly.

(57) Zusammenfassung: Ein Prozessmessgerät mit einem ersten Prozessor (21), welcher in ersten Verarbeitungszyklen mit einem ersten Algorithmus eine Messwertverarbeitung durchführt; und einen zweiten Prozessor (25), welcher Koordinations und/oder Kommunikationsaufgaben wahrnimmt. Der zweite Prozessor (25) liest in Zeitabständen, die grösser sind als der erste Verarbeitungszyklus einen Kontrolldatensatz aus dem ersten Prozessor (21), und führt anhand des Kontrolldatensatzes den ersten Algorithmus aus um die korrekte Funktion des ersten Prozessors zu verifizieren.

WO 2005/064424 A2

## Beschreibung

### Prozessmessgerät mit erweiterter Hardwarefehlererkennung

- [001] Die vorliegende Erfindung betrifft ein Prozessmessgerät, insbesondere ein Prozessmessgerät mit erweiterter Hardwarefehlererkennung.
- [002] Die Zertifizierung eines Prozessmessgerätes nach der Norm IEC61508; (SIL2) erfordert, dass am Gerät eventuell auftretende Hardware-Defekte mit hoher Wahrscheinlichkeit erkannt und als Fehlerzustand an einen Messwertempfänger signalisiert werden. Der statistische Anteil von Fehlern, die zu einer korrekten Signalisierung des Fehlerzustands an den Messwertempfänger führt, wird SFF (nach dem englischen Begriff Safe Failure Fraction) bezeichnet.
- [003] Der vorliegenden Erfindung liegt daher die Aufgabe zugrunde, ein Prozessmessgerät mit einer im Sinne einer hohen Erkennungswahrscheinlichkeit im Falle von Hardwarefehlern bereitzustellen.
- [004] Statistische Analysen der Fehlerhäufigkeit haben ergeben, dass insbesondere Prozessoren und andere hochintegrierte Halbleiterbauteile, beispielsweise Speicher und ASICs, maßgeblich zur statistischen Gesamtausfallrate eines Prozessmessgerätes beitragen.
- [005] Die Aufgabe wird gelöst durch ein Prozessmessgerät mit einem ersten Prozessor, welcher in ersten Verarbeitungszyklen mit einem ersten Algorithmus eine Messwertverarbeitung durchführt; und einen zweiten Prozessor, welcher hauptsächlich für die Koordination und/oder Kommunikation zuständig ist,
- [006] wobei ferner der zweite Prozessor in Zeitabständen, die größer sind als der erste Verarbeitungszyklus einen Kontrolldatensatz aus dem ersten Prozessor ausliest, und anhand des Kontrolldatensatzes den ersten Algorithmus ausführt und die korrekte Funktion des ersten Prozessors verifiziert.
- [007] Der erste Prozessor ist vorzugsweise ein spezialisierter digitaler Signalprozessor mit sehr schnellen Verarbeitungszyklen. Der zweite Prozessor ist beispielsweise ein Microcontroller, der erheblich langsamer arbeitet als der digitale Signalprozessor.
- [008] Der Kontrolldatensatz kann beispielsweise Rohmesswerte eines Sensors und Zustandsvariablen sowie die von dem ersten Prozessor daraus errechneten zugehörigen Ergebniswerte enthalten. Die Verifizierung erfolgt beispielsweise durch direkten Vergleich des aus dem ersten Prozessor ausgelesenen Ergebnis mit dem Ergebnis aus der Durchführung des ersten Algorithmus durch den zweiten Prozessor.
- [009] Der zweite Prozessor umfasst einen Programmspeicher. Zusätzlich kann der zweite Prozessor gemäß einer Weiterbildung der Erfindung seinen Programmspeicher mittels einer Prüfsumme oder einem CRC (nach englischen Begriff Cyclic Redundancy Check) regelmäßig verifizieren.

- [010] Der zweite Prozessor umfasst weiterhin einen Schreib/Lesespeicher, den der zweite Prozessor gemäß einer Weiterbildung der Erfindung mittels Testpattern regelmäßig auf statische Fehler überprüfen kann.
- [011] Der zweite Prozessor umfasst zudem ein Rechenwerk, einen Schreib/Lesespeicher, welchen der zweite Prozessor gemäß einer Weiterbildung der Erfindung mittels Prüfalgorithmen regelmäßig auf statische Fehler überprüfen kann.
- [012] In einer Weiterbildung der Erfindung kann der zweite Prozessor die Daten im Programmspeicher des ersten Prozessors mit einem lokal gespiegelten Speicherbereich vergleichen und verifizieren.
- [013] Nach einem Aspekt der Erfindung kann der zweite Prozessor bekannte Konstanten im Datenspeicher des ersten Prozessors durch Vergleich mit lokal gespiegelten Werten verifizieren.
- [014] Nach einem weiteren Aspekt der Erfindung kann, der zweite Prozessor Konfigurationsregister des ersten Prozessors durch Vergleich mit lokal gespiegelten Werten regelmäßig verifizieren.
- [015] In einer Ausgestaltung der Erfindung umfasst das Prozessmessgerät eine 4..20 mA Zweidraht-Schnittstelle. Optional kann eine Watchdog-Schaltung die Funktion des zweiten Prozessors und eines zugehörigen Taktgebers überprüfen und im Fehlerfall unabhängig von dem ersten Prozessor und dem zweiten Prozessor über den 4..20 mA Signalstrom einen Fehler signalisieren.
- [016] Die Erfindung wird nun an einem in den Figuren dargestellten Ausführungsbeispiel erläutert. Es zeigt:
- [017] Fig. 1: Ein Blockschaltbild der Geräteelektronik
- [018] eines erfindungsgemäßen Druckaufnehmers; und
- [019] Fig. 2: Ein Blockschaltbild zur Selbstüberwachung.
- [020] Die in Fig. 1. dargestellte modulare Geräteelektronik des erfindungsgemäßen Druckaufnehmers umfasst eine Sensorelektronik 1 und eine Hauptelektronik 2. Die Hauptelektronik 2, verarbeitet Sensorsignale, welche über eine serielle Schnittstelle von einer Sensorelektronik empfangen werden.
- [021] Die Sensorelektronik umfasst im einzelnen ein Sensor-ASIC 12, dessen wesentliche Aufgabe es ist, Druck- sowie Temperatursignale einer Druckmesszelle 11 bzw. eines Primärsensors entgegenzunehmen und ggf. ihre Signalpegel zu normieren. Dazu stehen – je nach Messprinzip des Primärsensors - eine Stromquelle für resistive Sensoren und eine kapazitive Schnittstelle für kapazitive Drucksensoren zur Verfügung, an die jeweils absolut/relativ oder Differenzdruckmesszellen angeschlossen werden können. Die Normierung erfolgt über einstellbare Verstärker, sogenannte „Programmable Gain Amplifieres“ (PGA), in den Ausführungen als Differenz und Absolutverstärker. Danach werden die normierten Werte analog/digital (A/D) gewandelt und ü

ber eine serielle Schnittstelle an die Hauptelektronik 2 weitergegeben. Sensor-spezifische Daten wie Kompensationskoeffizienten u. ä. auf einem Sensor-EEPROM 13 abgelegt.

- [022] Das ASIC 12 ist in der Lage, Überläufe in den internen Verstärkern und A/D-Wandlern zu erkennen und diese ebenfalls über die serielle Schnittstelle in Form eines Fehlertelegramms an die Hauptelektronik 2 zu melden.
- [023] Die Hauptelektronik 2 umfasst im wesentlichen folgende Komponenten:
- [024] Einen Druckprozessor 21 (ASIC mit integriertem Digitalen Signal Prozessor (DSP)), der u. a. als serielles Interface zur Sensorelektronik 1 wirkt, deren Rohdaten empfängt, und daraus den Ausgangswert berechnet. Je nach Betriebsart kann der Ausgangswert entweder Druck, Füllstand oder Durchfluss repräsentieren. Das Rechenergebnis wird beispielsweise als pulsweitenmoduliertes Signal (PWM) bereitgestellt. Eine weitere Funktionalität des Prozessors 21 ist die Generierung des Taktsignals für die komplette Messumformerelektronik.
- [025] Die Hauptelektronik umfasst weiterhin einen Kommunikations-ASIC 22; dieser Baustein dient als Schnittstelle des Messumformers zur Außenwelt. In ihm integriert ist ein DC/DC-Wandler zur Stromversorgung des gesamten Gerätes und ein Stromsteller, der aus dem PWM-Signal des Druckprozessors den entsprechenden Stromwert auf eine 4–20mA Stromschleife einprägt. Weiterhin sind in ihm ein HART-Modem für die Kommunikation auf Feldebene, eine hochgenaue Spannungsreferenz sowie ein Hardware-Watchdog integriert.
- [026] Weiterhin umfasst die Hauptelektronik einen Microcontroller 25, welcher für die Initialisierung des Messprozessors benötigt wird. Im Regelbetrieb wird über ihn
- [027] die Vor-Ort-Bedienung mittels Taster bzw. Fernbedienung über HART realisiert. Zu diesem Zweck kann auch noch ein Display 23 vorgesehen sein.
- [028] Weitere Funktionen des Microcontrollers 25 können beispielsweise Fehlerverarbeitung, Umrechnung der Messdaten in vom Benutzer eingestellte Einheiten, Triggern eines Watchdogs im Kommunikations-ASIC, Protokollieren von Min/Max-Werten und der Messbereichsüberschreitung, Summenzähler für den Modus „Durchfluss“, und Nichtflüchtige Datenhaltung sein.
- [029] Beim Druckprozessor 21 handelt es sich um ein ASIC mit einem integrierten digitalen Signalprozessor. Seine Stärke liegt in der schnellen und äußerst energie-sparenden Berechnung der Messwerte. Unter Vollast beträgt die Stromaufnahme des Druckprozessors ca. 600 µA.
- [030] Der Microcontroller 25 ist zwar prinzipiell auch in der Lage, diese Berechnungen durchzuführen, allerdings würde er bei gleicher Berechnungsgeschwindigkeit ein Vielfaches an Energie verbrauchen; zu viel für ein Gerät, das seine Versorgung aus einer 4–20mA Stromschleife bezieht. Eingesetzt wird der Microcontroller in den

Bereichen, wo es nicht auf zeitkritische Berechnungen ankommt. Dadurch ist es möglich, den Baustein mit einem stark reduzierten Takt zu betreiben, um den Stromverbrauch auf ein verträgliches Maß zu senken.

[031] Bei der Geräteinitialisierung ist folgende Besonderheit zu beachten. Da es mehrere verschiedene Sensorbaugruppen und Hauptelektronikvarianten gibt, wäre es ein zu großer Aufwand, für jede mögliche Kombination von Sensor und Elektronik eine passende Softwarelösung bereitzustellen. Dies wird dadurch umgangen, dass man die Software in zwei Teile aufteilt, nämlich in einen sensor- und einen applikationsspezifischen Teil.

[032] Der sensorspezifische Teil ist auf der Sensorelektronik in einem Sensor-EEPROM 13 gespeichert. Erhält die Sensorik die ersten Taktsignale von der Hauptelektronik, so liest sie ihren Programmteil aus dem EEPROM aus und schickt ihn über die serielle Verbindung an die Hauptelektronik. Dort wird das Sensorprogramm vom Microcontroller 25 aus dem DSP 21 ausgelesen und mit dem applikationsspezifischen Programm verbunden, das er aus dem Programmspeicher der Hauptelektronik erhält. Die beiden Programmteile werden dann miteinander verbunden, d.h. die Offsets der Adressen im Speicher werden so verändert, dass verschiedene Variablen nicht die gleichen Speicherbereiche verwenden. Nach Abschluss dieses Vorgangs wird das nun komplettierte Programm zurück in den DSP geschrieben. Danach werden lediglich noch die Konfigurationsparameter der Messumformung in den Datenspeicher des DSP geladen, der Messumformer ist nun einsatzbereit und berechnet aus den daraufhin eintreffenden Rohdaten die Messwerte.

[033] Die erfindungsgemäßen Druckaufnehmer erfüllen vorzugsweise die Anforderungen an Funktionale Sicherheit bis SIL 2 nach IEC 61508. Die Norm stellt quantitative Anforderungen hinsichtlich der Einhaltung von Mindestwerten für sicherheitstechnische Kenngrößen wie Safe Failure Fraction (SFF) an die Geräte. Zur Erfüllung der quantitativen Anforderungen (z.B. SFF > 90%) sind in der Regel zusätzliche Diagnosemaßnahmen und Überwachungsfunktionen im Gerät erforderlich. Über eine FMEDA (Failure Mode, Effects and Diagnostics Analysis) der Elektronik auf Komponentenebene mit nachfolgender Optimierung wurde die Selbstüberwachung, deren Konzept im folgenden beschrieben ist, als Beitrag zur Erfüllung der SIL2 Norm identifiziert.

[034] Die Selbstüberwachung besteht aus einem Softwarepaket, mit dem unter anderem CRCs (Cyclic Redundancy Check) und Prüfsummen von RAM und ROM des Microcontrollers sowie des EEPROM realisiert werden.

[035] Die Selbstüberwachung umfasst weiterhin eine stichprobenartigen Kontrolle der Funktion des DSP durch eine Kontrollrechnung im Microcontroller. Dazu müssen, wie in Fig. 2 gezeigt, die Eingangswerte und Zustandsvariablen sowie der Ausgangswert

aus dem DSP 21 ausgelesen werden. Aus den Eingangswerten und den Zustandsvariablen wird der Ausgangswert berechnet, den der DSP ausgeben müsste. Danach wird der gemessene mit dem berechneten Ausgangswert verglichen. Kommt es dabei zu Differenzen, so wird dies an übergeordnete Kontrollinstanzen in der Software des Messumformers gemeldet, die ihrerseits veranlassen, dass der Kommunikations-ASIC 22 ein Fehlersignal (HART) ausgibt. Anhand dieses Signals erkennt das Auswertegerät, an dem der Messumformer angeschlossen ist, den Gerätefehler und leitet die notwendigen Maßnahmen ein, wie eine Meldung zum Austausch des defekten Gerätes.

[036] Der DSP 21 auf der Hauptelektronik führt sehr schnelle Berechnungen durch. Um nun diesen Baustein überwachen zu können, wird eine Baugruppe benötigt, die zumindest ebenso schnell die Berechnungen durchführen oder zumindest die Daten des DSP kann. Es wurde im vorliegenden Ausführungsbeispiel die Selbstüberwachung durch den Microcontrollers 25 gewählt. Diese Lösung beinhaltet die Kontrollrechnung seitens des Microcontrollers 25. Sie kommt ohne zusätzliche Hardware aus und sorgt dabei noch mit diversitärer Hardware für eine erweiterte Sicherheit. Die geringere Geschwindigkeit des Microcontrollers 25 verhindert es aber, die Berechnungen des DSP in Echtzeit durchzuführen. Dies ist zu berücksichtigen.

[037] Der Microcontroller 25 führt daher nur Stichproben durch. Der einzig zeitkritische Vorgang ist dabei das Einlesen der Zustandsvariablen (zwischengespeicherte Werte des letzten Meßzyklus) und der Druck- und Temperaturrohdaten der Sensorelektronik sowie des berechneten Ausgangswertes des DSP 21. Die nachfolgende Berechnung des Ausgangswertes im  $\mu\text{C}$  ist praktisch zeitunabhängig, sie kann beliebig oft durch andere Programmteile unterbrochen werden.

[038] Die Selbstüberwachung besteht in der Hauptsache aus drei Programmteilen:

[039] Einer Hauptroutine, der Erfassung der Messwerte, und einer eigenständigen Berechnung mit anschließendem Vergleich. Die komplette Selbstüberwachung ist in Form von Zustandsmaschinen realisiert, wobei für die Erfassung und die Berechnung absichtlich zwei getrennte Prozesse eingesetzt werden. Dies ermöglicht eine unterschiedliche Priorisierung der beiden Vorgänge auf Interruptebene. Die Messwertfassung bedarf einer hohen Priorität, um einen kompletten, gültigen Datensatz in der gegebenen Zeit einlesen zu können. Liefte dieser Prozess auf einer niedrigeren Ebene, würde die Selbstüberwachung nicht funktionieren, da es aufgrund von Unterbrechungen nie zu einem kompletten Datensatz käme. Im Gegensatz dazu braucht die Berechnung keine hohe Priorität, da sie keinem Zeitzwang unterliegt.

[040] Im sensor- und applikationsspezifischen Programm gibt es jeweils Variablen, die den Wert der vorherigen Messung enthalten (Dämpfungswerte, Rauschfilter). Dabei ist zu beachten, dass sich diese Werte sehr schnell ändern, da ein kompletter Programmdurchlauf im DSP weniger als 10 ms dauert. Für die Kontrollrechnung sind die

Zahlenwerte zum relevanten Zeitpunkt erforderlich, da sonst ein bitgenauer Vergleich nicht möglich ist. Dies wird durch schnelles Einlesen der betroffenen Variablen unter Verwendung von „Inline-Code“ erreicht, also mit optimiertem Code auf Assembler-Ebene, der auf das Aufrufen von Registern und langwierige Stackoperationen verzichtet.

- [041] Jedes neue Datenpaket, das den DSP erreicht, löst einen Interrupt aus, der sich auch für die Synchronisation der Selbstüberwachung einsetzen lässt. In der Interrupt-Routine wird bei jedem Aufruf automatisch ein Zähler (Framecounter) inkrementiert. Als zusätzliche Funktionalität ist das Einlesen der Statusvariablen bei einem bestimmten Stand des Framecounters integriert.
- [042] Die Messwerterfassung beinhaltet das Einlesen der Druck- und Temperaturwerte des Sensor-ASIC, die zwischengespeicherten Ergebnisse der vorangegangenen Berechnung sowie den berechneten Ausgangswert des DSP. Nach dem Einlesen der Werte ist zu überprüfen, ob die eingelesenen Werte, tatsächlich den gleichen Messzeitpunkt repräsentieren.
- [043] Anschließend wird das DSP-Programm vom Microcontroller 25 ausgeführt, um die Kontrollrechnung anhand der eingelesenen Daten durchzuführen. Nach dem Ende der Kontrollrechnung findet ein Vergleich von Rechen- und Messwert statt. Stellt der Microcontroller eine zu große Differenz zwischen Rechen- und Messwert fest, wird das Kommunikations-ASIC angewiesen, einen Fehlerstrom auszugeben und bei Bedarf noch eine Fehlermeldung über HART auszugeben.

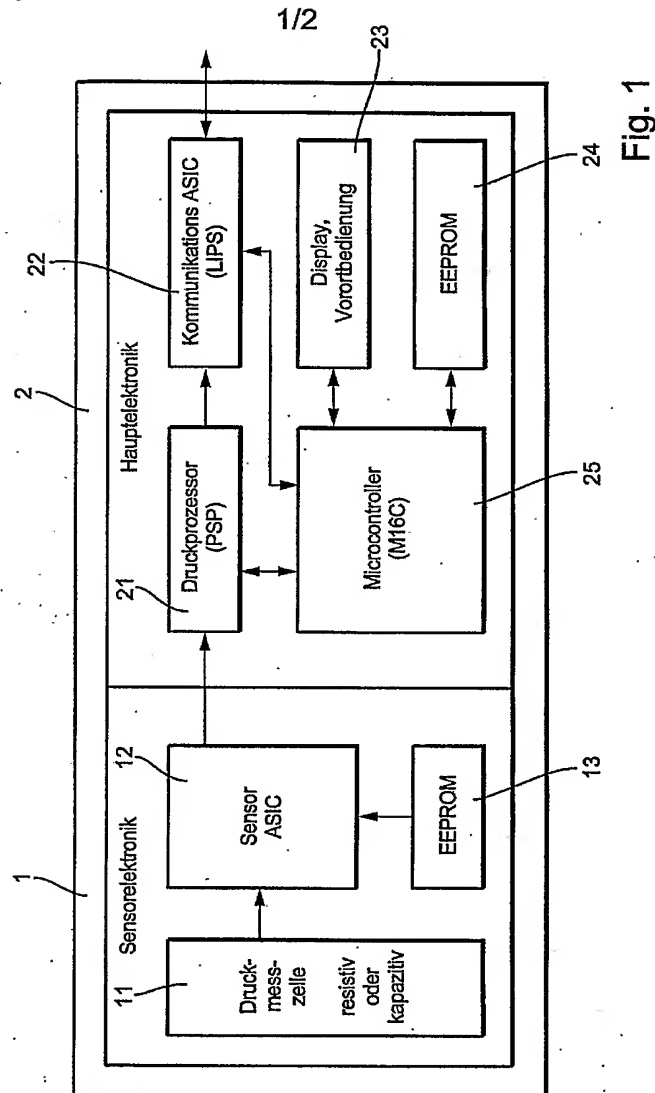
## Ansprüche

- [001] 1. Prozessmessgerät mit einem ersten Prozessor 21, welcher in ersten Verarbeitungszyklen mit einem ersten Algorithmus eine Messwertverarbeitung durchführt; und einen zweiten Prozessor 25, welcher Koordinations und/oder Kommunikationsaufgaben wahrnimmt, wobei ferner der zweite Prozessor 25 in Zeitabständen, die größer sind als der erste Verarbeitungszyklus einen Kontrolldatensatz aus dem ersten Prozessor 21 ausliest, und anhand des Kontrolldatensatzes den ersten Algorithmus ausführt um die korrekte Funktion des ersten Prozessors zu verifizieren.
- [002] 2. Prozessmessgerät nach Anspruch 1, wobei der Kontrolldatensatz Rohmesswerte eines Sensors und Zustandsvariablen sowie die von dem ersten Prozessor daraus errechneten zugehörigen Ergebniswerte enthält.
- [003] 3. Prozessmessgerät nach Anspruch 1 oder 2, wobei die Verifizierung durch direkten Vergleich des aus dem ersten Prozessor 21 ausgelesenen Ergebnis mit dem Ergebnis aus der Durchführung des ersten Algorithmus durch den zweiten Prozessor 25 erfolgt.
- [004] 4. Prozessmessgerät nach einem der Ansprüche 1 bis 3, wobei der zweite Prozessor einen Programmspeicher umfasst und den Programmspeicher mittels einer Prüfsumme oder einem CRC regelmäßig verifiziert.
- [005] 5. Prozessmessgerät nach einem der Ansprüche 1 bis 4, wobei der zweite Prozessor weiterhin einen Schreib/Lesespeicher, den der zweite Prozessor mittels Testpattern regelmäßig auf statische Fehler überprüfen kann.
- [006] 6. Prozessmessgerät nach einem der Ansprüche 1 bis 5, wobei der zweite Prozessor einen Schreib/Lesespeicher, welchen der zweite Prozessor mittels Prüfalgorithmen regelmäßig auf statische Fehler überprüfen kann.
- [007] 7. Prozessmessgerät nach einem der Ansprüche 1 bis 6, wobei der zweite Prozessor die Daten im Programmspeicher des ersten Prozessors mit einem lokal gespiegelten Speicherbereich vergleicht und verifiziert.
- [008] 8. Prozessmessgerät nach einem der Ansprüche 1 bis 7, wobei der zweite Prozessor bekannte Konstanten im Datenspeicher des ersten Prozessors durch Vergleich mit lokal gespiegelten Werten verifiziert.
- [009] 9. Prozessmessgerät nach einem der Ansprüche 1 bis 8, wobei der zweite Prozessor Konfigurationsregister des ersten Prozessors durch Vergleich mit lokal gespiegelten Werten regelmäßig verifiziert.
- [010] 10. Prozessmessgerät nach einem der Ansprüche 1 bis 9, wobei das Prozessmessgerät eine 4..20 mA Zweidraht-Schnittstelle umfasst, und wobei eine Watchdog-Schaltung die Funktion des zweiten Prozessors und eines zugehörigen



Taktgebers überprüft und im Fehlerfall unabhängig von dem ersten Prozessor 21 und dem zweiten Prozessor 25 über den 4..20 mA Signalstrom einen Fehler signalisiert.

[Fig. 001]



2/2

[Fig. 002]

2/2

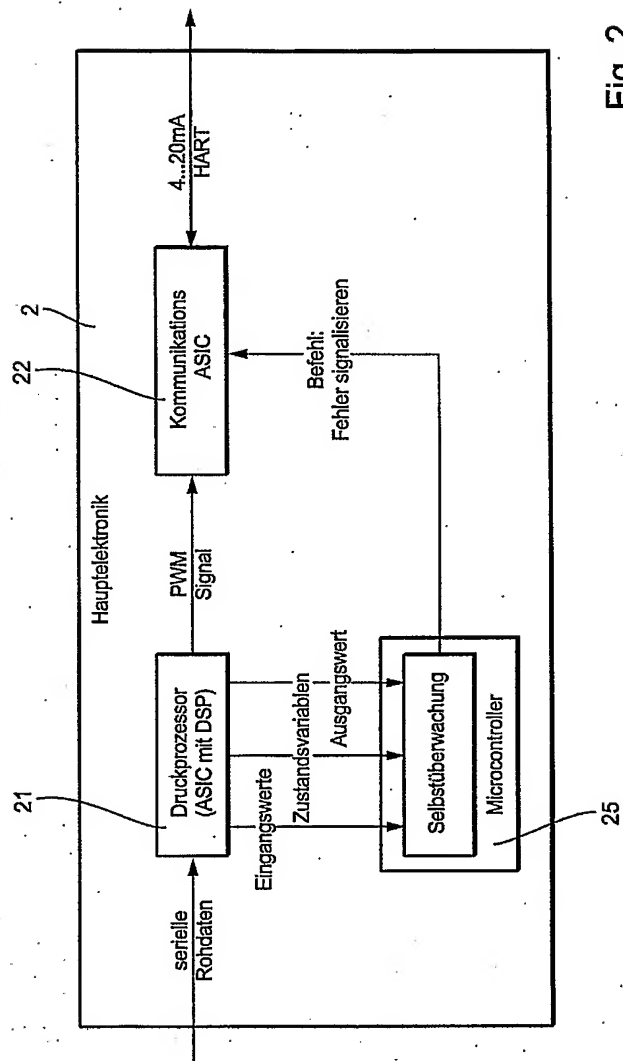


Fig. 2